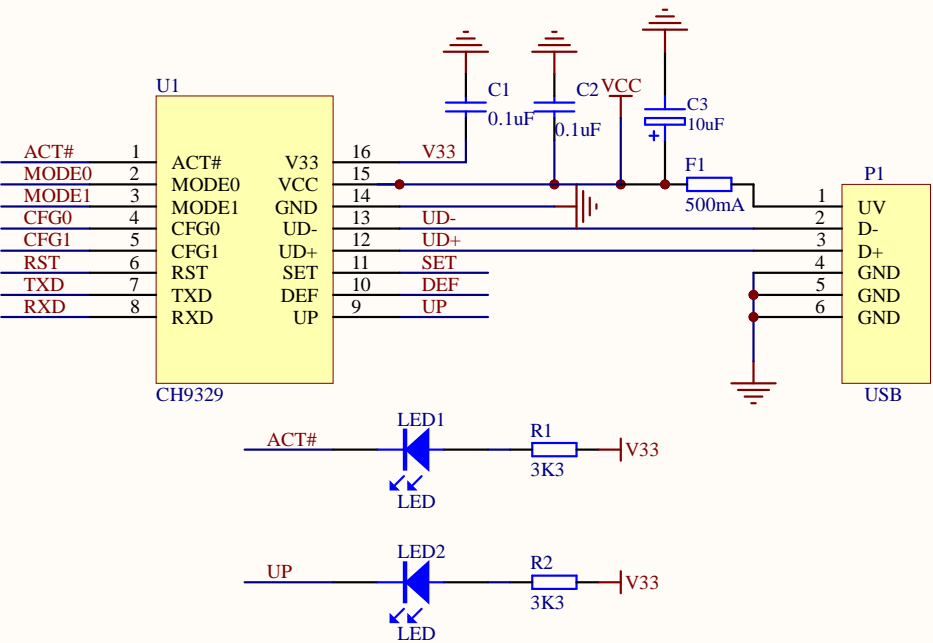
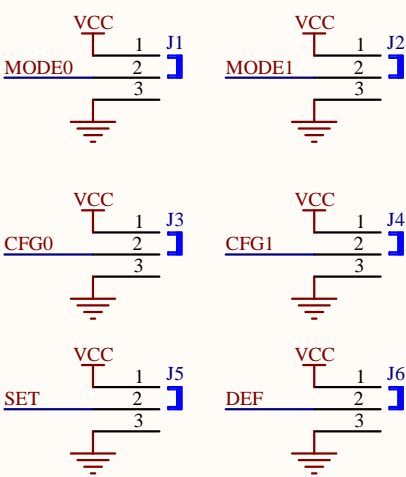


CH9329



CFG

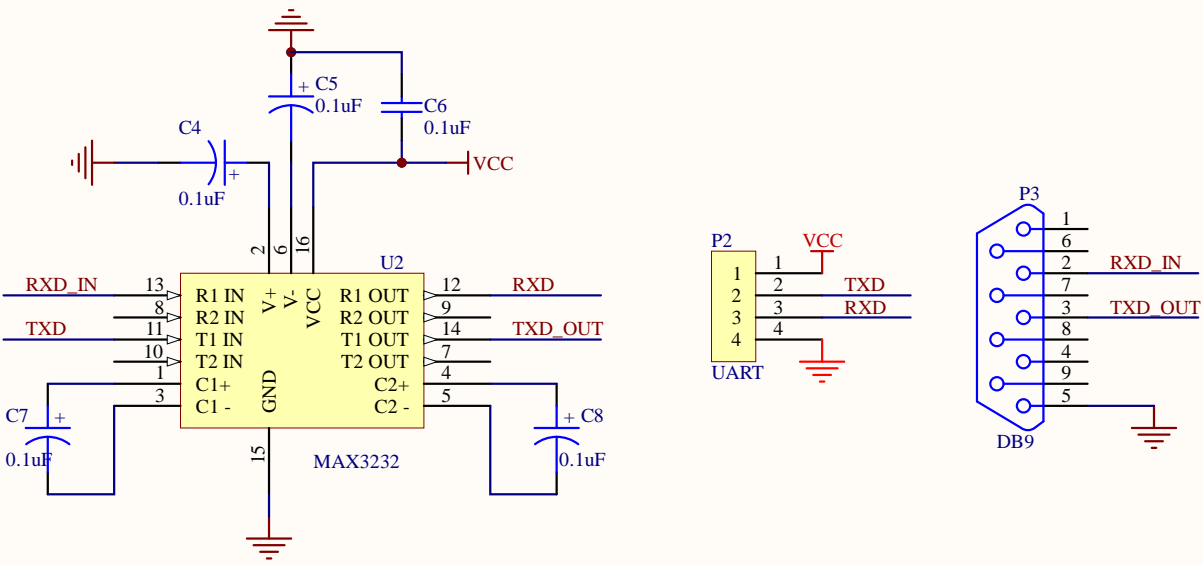


MODE1	MODE0	芯片工作模式
1	1	模式0
1	0	模式1
0	1	模式2
0	0	模式3

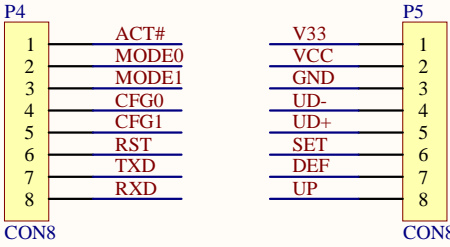
CFG1	CFG0	串口通信模式
1	1	模式0
1	0	模式1
0	1	模式2

SET	CFG1	CFG0	串口通信模式
0	x	x	模式0

UART



RECV



注：
P1接口预留公口、母口两种接口的焊盘，默认焊接公口。